

LSI とシステムワークショップ 2023 ポスターセッション プログラム

発表日	会場ディスプレイ	発表番号	登録番号	発表題目	氏名	所属機関名		
5月9日	13:00 ~ 14:30	S1	学生01	1003	FD-SOIプロセスを用いた10-bit 4GS/sタイムインターリーブ型アナログ・デジタル変換回路の設計	竹中 理太郎	東京大学	
		S2	学生02	1005	Design of 1-5GHz Phase Interpolator and Lock-in Amplifier for On-Chip Network Analyzer	Zhu Yuyang	The University of Tokyo	
		S3	学生03	1007	Design of 1-5 GHz 2-Stage Noise-Cancelling Low-Noise Amplifier with gm-Boosting Technique for On-Chip Network Analyzer	Cheng Zhenyu	The University of Tokyo	
		S4	学生04	1015	大規模シリコン量子ビットの高精度制御に向けた極低温バイアス電圧生成回路の開発	祝迫 琉士	神戸大学	
		S5	学生05	1021	極低電圧電源動作バッテリー充電器の設計	齋藤 航	静岡大学	
		S6	学生06	1023	静電振動発電用降圧コンバータの設計	宮崎 直人	静岡大学	
		S7	学生07	1024	振幅拡大型コルピット・オシレータとそれを利用したオンチップ昇圧回路の設計	稲葉 泰誠	静岡大学	
		S8	学生08	1025	LC発振器駆動チャージポンプの設計	植村 寛太	静岡大学	
		S9	学生09	1026	Gate Driver IC with Fully Integrated Overcurrent Protection Function by Measuring Gate-to-Emitter Voltage During IGBT Conduction	HAIFENG ZHANG	東京大学	
		S10	学生10	1031	演算増幅器の仮想短絡の崩れ検知によるスルーレート補償適応バイアス回路の提案	赤星 駿介	京都市芸繊維大学	
		S11	学生11	1034	Digital Gate Driver IC with High Degree of Freedom in Gate Current Setting	Zhou Haoxi	東京大学	
		S12	学生12	1036	300GHz帯無線通信機用125GHzCMOS電力増幅器	別府 隼	東京理科大学	
		S13	学生13	1037	イメージ信号を用いた300GHz帯CMOSアップコンバージョンミキサの高出力化	八木 隼人	東京理科大学	
		S14	学生14	1042	CLS-FIAを用いたサンプリングノイズキャンセル機構付き完全ダイナミック離散時間 ΔT ADCとその測定評価	熊野 陽	東京大学大学院工学系研究科	
		S15	学生15	1055	デジタルMPPT制御を用いた小型PVセル向けオンチップ昇圧コンバータ	松本 香	大阪大学	
		S16	学生16	1009	CMOSイメージセンサに用いる小面積かつ高線形な並列アンプ	堀田 遼太郎	立命館大学	
		S17	学生17	1028	タイトル:0.18 μ mBCDプロセスを用いたウェアラブル発汗量計の開発と実測	峯尾 俊作	信州大学	
		S18	学生18	1032	超広視野レンズレスカメラのための連結型CMOSイメージセンサの設計と原理実証	細川 風碑	静岡大学	
		S19	学生19	1039	バイオ医療IoTに向けた分解能・サイズ・電力スケラブルなサブテラヘルツ帯ラベルフリー3次元センサアレイの12nm FinFET/22nm CMOSでの理論的・実験的検証	福田 雅志	東京大学	
		S20	学生20	1040	MEMS触覚センサを用いた手触り感推定システムのためのハードウェア実装に向けた研究	藤野 真尚	岡山県立大学	
		S21	学生21	1041	電界イメージングの中間周波数向上に向けた偏光イメージセンサの露光時間制御	轟裕 善裕	奈良先端科学技術大学院大学	
		S22	学生22	1059	多相クロックを用いたスマート超音波流量計の回路設計と測定精度の向上の検証	赤松 準平	信州大学	
		S23	学生23	1060	時間圧縮コンピュータシミュレーションCMOSイメージセンサを用いた疑似直接ToF距離計測の高精度化	Pham Ngoc Anh	静岡大学	
		S24	学生24	1061	高い動作安定性と快適な装着性を有する経爪型PPGコントローラの開発	中村 皓平	東北大学	
		S25	学生25	1002	胎動回路のPUF応用	成瀬 厚太郎	大阪大学	
		S26	一般01	1008	アナログ電圧センシングに向けた最小BoM数で実装可能な高精度電圧-時間変換器	浅野 大樹	ルネサスエレクトロニクス株式会社 豊洲製品開発部	
		S27	一般02	1033	伝送線路を構成する各導体のインピーダンスはSパラメータ測定で抽出可能か	天川 修平	広島大学	
		S28	一般03	1052	48V入力1V出力対称並列Dickson型Dual Inductor Hybridコンバータによるラインおよび負荷変動応答の改善	宮地 幸祐	信州大学	
		S29	一般04	1012	中小企業、ベンチャー企業のIP core、SoC開発をサポートするAIチップデザインセンター	長谷川 淳	東京大学	
		S30	一般05	1018	組合せ最適化問題の最大カット問題とナップサック問題が許容する量子化ビット数とデバイスエラー耐性を考慮したReRAMを用いたコンピュータシミュレーション・イン・メモリ	三澤 奈央子	東京大学	
		S31	一般06	1058	スケラブルな高耐放射線中性子検出システム用ASICの開発	宮原 正也	高エネルギー加速器研究機構	
		発表日	会場ディスプレイ	発表番号	登録番号	発表題目	氏名	所属機関名
		5月10日	13:00 ~ 14:30	S1	学生26	1006	Dynamic Circuit Characterization and Test Structures for its Timing Parameter Extraction	Zhang Haoming
S2	学生27			1030	遺伝的プログラミングを用いた真理値表を満たすデジタル回路の自動合成	堀川 輝	京都市芸繊維大学	
S3	学生28			1044	光電ハイブリッド集積送信機フロントエンドの開発	川原 啓輔	横浜国大	
S4	学生29			1045	22nm/65nmのFD-SOIプロセスで試作したガードゲートフリップフロップのソフトウェア耐性の実測評価	中島 隆一	京都市芸繊維大学	
S5	学生30			1046	PMOS及びNMOSTランジスタを独立させたソフトエラー感度の測定手法	中島 隆一	京都市芸繊維大学	
S6	学生31			1047	22 nm FDSOIプロセスで試作したスタック型フリップフロップのソフトウェア耐性の実測評価	杉谷 昇太郎	京都市芸繊維大学	
S7	学生32			1014	ドライバの眠気予測が可能な顔表情判定組み込みAIシステムの開発	久保 智哉	岡山県立大学大学院	
S8	学生33			1022	AIを用いた生育情報判定システムの高性能化検討	三谷 孝太郎	岡山県立大学	
S9	学生34			1057	IoTエッジ向け組み込みプロセスにおける軽量暗号Simonの関数法の実装に関する検討	楊 明宇	東京工業大学	
S10	学生35			1035	暗号ICチップへの電磁的故障注入攻撃と回路応答解析	長谷川 陸宇	神戸大学大学院	
S11	学生36			1056	アニーリングプロセスにおける解探索効率化のための動的温度制御法の検討	井上 源太	東京工業大学	
S12	学生37			1048	An Extended Naive Bayesian Network with Low Hardware Cost in Stochastic Computing for Higher Inference Accuracy	Xiao Yangjun	早稲田大学 大学院情報生産システム研究科	
S13	学生38			1050	Markov Chain Based De-autocorrelation Methods for Post-processing of True Random Number Generator	Zhang Haochen	早稲田大学 大学院情報生産システム研究科	
S14	学生39			1016	不均一量子化を適用した不揮発性メモリのComputation-in-Memoryによる量子誤り訂正デコーダ	市川 裕也	東京大学大学院	
S15	学生40			1017	抵抗変化型メモリにおけるゆらぎパターン分類法及びゆらぎを低減させる書き込み手法の提案	山田 歩	東京大学	
S16	学生41			1062	ミュオン起因ソフトエラーの物理現象解明に向けた照射実験と解析	五味 唯美	京都大学	
S17	学生42			1011	マッピング容易性に着目したElastic型CGRAの検討	齋藤 真	東京大学	
S18	学生43			1004	深層化学習によるアナログ回路自動設計手法の検討	山本 和弥	京都市芸繊維大学	
S19	学生44			1038	光センサを集積回路化した受容細胞モデルに接続した光量検知に対する検討	関山 晃生	日本大学	
S20	学生45			1043	四足歩行ロボットに実装するセンサ入力可能なニューロモフィック回路の集積化に対する検討	中山 涉	日本大学	
S21	学生46			1001	敵対的サンプルに対する小型カメラを用いた照明影響の実装評価	東條 巧弥	名城大学	
S22	学生47			1010	歩行と走行を生成する人型筋骨格ロボットの両脚制御用ハードウェアCPGモデルの開発	後藤 達巳	日本大学	
S23	学生48			1019	同一回路構造のリングオシレータによるNBTI/PBTI劣化の実測評価	菊田 大輔	京都市芸繊維大学	
S24	学生49			1029	FPGAとマイコンを用いた7nm FinFET/リングオシレータの BTIIによる超長期経年劣化の実測評価とそのモデル化	木下 友晴	京都市芸繊維大学	
S25	学生50			1051	中性子照射によるLPDDR4 SDRAMとGDDR5 SDRAMのソフトウェア耐性評価	上林 幹宜	京都市芸繊維大学	
S26	学生51			1054	海馬機能を模倣したディジタル・アナログ併用脳型メモリ回路コア	穴戸 優禎	九州工業大学	
S27	学生52			1053	オンチップ発振回路に向けたPVTばらつき耐性の高いVCOの検討	原 航太	東京電機大学	
S28	学生53			1063	Active Combiner with Cascode Circuit	Yu Leshan	広島大学	
S29	学生54			1064	Crossover Transmission Lines' Structures Without Insertion Loss Differences	Yan Zhen	広島大学	
S30	一般07			1020	オープンに利用可能な製造プロセスのトランジスタ特性とアナログ回路性能の比較	土谷 亮	滋賀県立大学	
S31	一般08			1049	FPGAの一部論理の動的入れ替えによるAI動画認識前処理プラットフォームの提案	児玉 宏喜	富士通株式会社	
S32	一般09			1013	シリコン量子ビットの大規模化に向けたパッケージング構造の極低温評価	田口 美里	神戸大学	
S33	一般10			1027	高周波信号検出用イメージングシステムにおける露光時間制御の検討	笹川 清隆	奈良先端科学技術大学院大学	